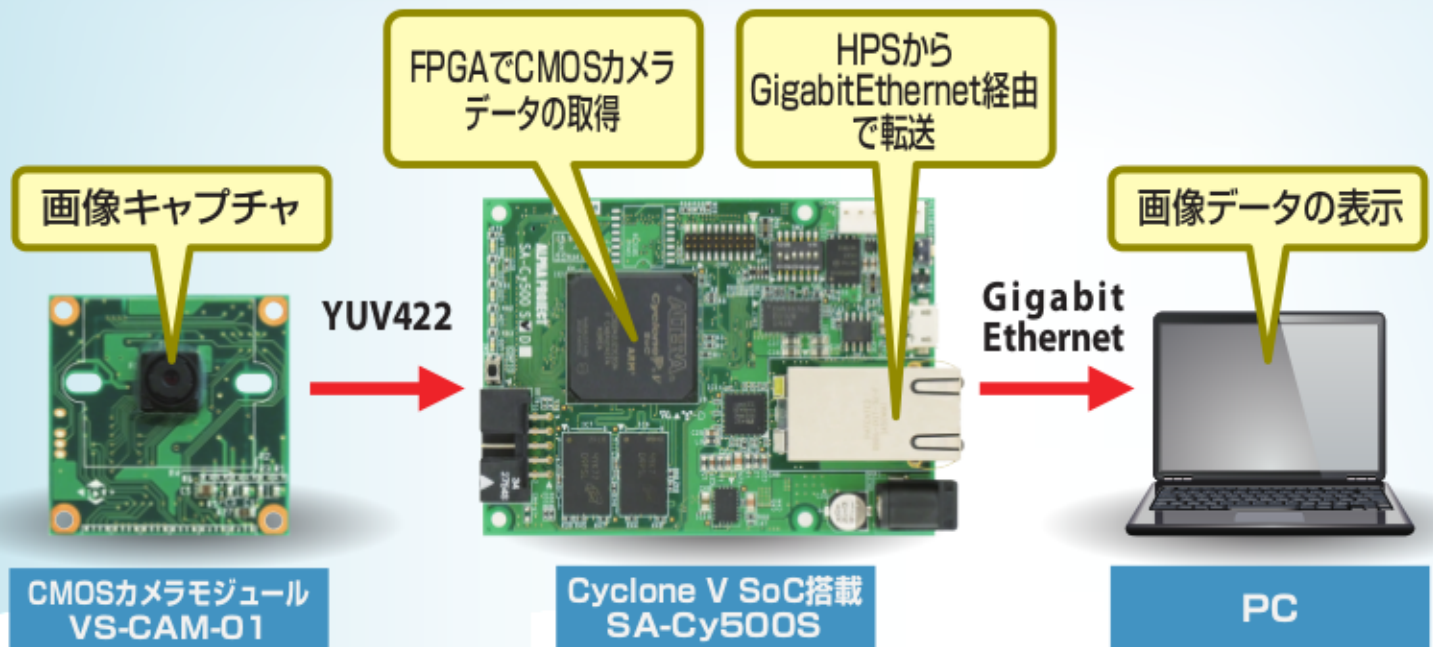


SA-Cy500S

CMOSカメラ入力画像の処理

CMOSカメラからの入力画像を高速転送



CMOSカメラから取得したデータをFPGA内で処理し、HPS側から Gigabit Ethernet経由で転送しています。

●用途例：遠隔監視システム、動体検出、パターンマッチングなど

Cyclone V SoC 組み込みボード【SA-Cy500S】

SA-Cy500Sは、ALTERA Cyclone V SoCを搭載したボードコンピュータです。Cyclone V SoCは、Arm Cortex-A9をCPUコアとしたHPSと、FPGAファブリックを統合したSoCで、高性能のマイクロプロセッサの機能に加え、汎用性のあるFPGAの機能により、様々なアプリケーションで使用することができます。



Linux開発キット



7インチ 静電容量式/抵抗膜式
タッチパネル付LCD

