

# Renesas Synergy™

## Ethernet サンプルプログラム解説 (AP-S7G2-0A)

3.1 版 2023年10月02日

<b>1. 概要</b> .....	<b>2</b>
1.1 概要 .....	2
1.2 接続概要 .....	2
1.3 本サンプルプログラムについて .....	3
1.4 本サンプルプログラムの入手方法 .....	3
1.5 開発環境について .....	4
1.6 ワークスペースについて .....	4
<b>2. サンプルプログラムの構成</b> .....	<b>5</b>
2.1 フォルダ構成 .....	5
2.2 ファイル構成 .....	6
<b>3. サンプルプログラムについて</b> .....	<b>7</b>
3.1 動作説明 .....	7
3.1.1 サンプルプログラム動作説明 .....	7
3.1.2 ネットワーク設定・通信設定 .....	8
3.2 メモリマップ .....	10
3.3 e2 studio を用いたプロジェクトのビルド・デバッグ .....	11
3.3.1 インポート方法 .....	11
3.3.2 ビルド方法 .....	16
3.3.3 デバッグ方法 .....	19

## 1. 概要

### 1.1 概要

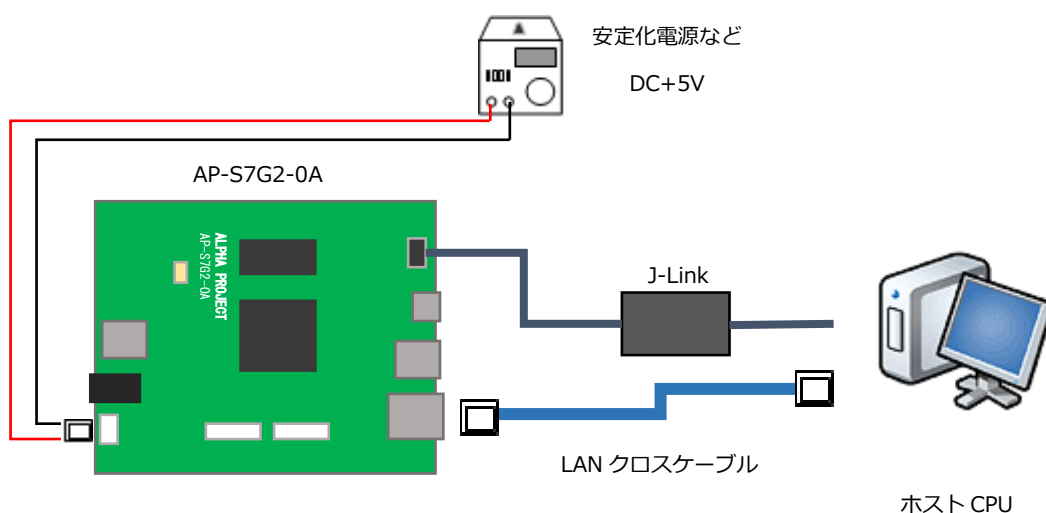
本アプリケーションノートでは、AP-S7G2-0A(S7G2 CPU)を用いて、Renesas Synergy™の Synergy Software Package を使用した Ethernet サンプルプログラムについて解説します。

本サンプルプログラムで使用する主な機能を以下に記します。

デバイス	機能	動作内容
AP-S7G2-0A	イーサネット MAC コントローラ (ETHERC1)	・ネットワーク通信

### 1.2 接続概要

本サンプルプログラムの動作を確認する上で必要な CPU ボードの接続例を以下に示します。



※AP-S7G2-0A と J-Link を直接接続することはできません。

AP-S7G2-0A 側(ハーフピッチコネクタ)と J-Link 側(フルピッチコネクタ)を接続するための変換アダプタが必要となります。

変換アダプタについては、J-Link 取扱店へご確認ください。

### 1.3 本サンプルプログラムについて

本サンプルプログラムは、ルネサス エレクトロニクス株式会社の Web ページで公開されているアプリケーションプロジェクトを、AP-S7G2-0A 用に移植しています。

サンプルプログラムの詳細については、以下の資料を参照してください。

入手につきましては、ルネサス エレクトロニクス株式会社ウェブサイトにて、検索を行ってください。

ルネサス エレクトロニクス株式会社

- ・ S7G2 サンプルコード 「NetX™ Telnet Server Module Guide」

(<https://www.renesas.com/jp/ja/products/microcontrollers-microprocessors/renesas-synergy-platform-mcus/s7g2-240-mhz-arm-cortex-m4-cpu>)

※コンテンツをダウンロードする際にはルネサス エレクトロニクス株式会社の My Renesas への登録が必要となります。

### 1.4 本サンプルプログラムの入手方法

本サンプルプログラムおよび本書含むアプリケーションノートは、弊社 Web サイトのボード紹介ページで公開されています。

株式会社アルファプロジェクト

AP-S7G2-0A 製品ページ <https://www.apnet.co.jp/product/synergy/ap-s7g2-0a.html>

## 1.5 開発環境について

本サンプルプログラムは統合開発環境「e2 studio」と「Synergy Software Package（以下、SSP）」を用いて開発されています。

本サンプルプログラムに対応する開発環境、SSP、コンパイラ、デバッガのバージョンは次の通りです。

ソフトウェア	バージョン	備考
e2 studio	v2021-07	–
SSP	v2.1.0	–
GCC ARM Embedded	v7.2.1	–
AP-S7G2-0A 用 Custom BSP	v2.1.0 - ap010000	–

デバッガ	ファームバージョン	備考
J-Link	V10	Segger Microcontroller Systems 社

## 1.6 ワークスペースについて

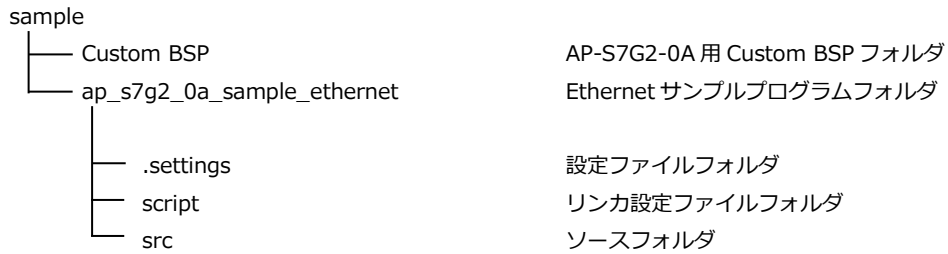
本サンプルプログラムのプロジェクトファイルは次のフォルダに格納されています。

サンプルプログラム	フォルダ
Ethernet サンプルプログラム プロジェクトフォルダ	¥sample¥ap_s7g2_0a_sample_ethernet

## 2. サンプルプログラムの構成

### 2.1 フォルダ構成

サンプルプログラムは下記のようなフォルダ構成になっています。



## 2.2 ファイル構成

サンプルプログラムは以下のファイルで構成されています。

本節では、サンプルプログラムの作成にあたって追加したファイルについてのみ記述し、自動生成ファイルなどに関しては説明を省略します。

### <¥sample¥Custom BSP フォルダ内>

AlphaProject.ap\_s7g2\_0a.2.1.0 ... AP-S7G2-0A 用 Custom BSP  
-ap010000.pack

### <¥sample¥ap\_s7g2\_0a\_sample\_ethernet フォルダ内>

.cproject ... CPROJECT ファイル  
.project ... PROJECT ファイル  
configuration.xml ... Synergy コンフィギュレータファイル  
ap\_s7g2\_0a(QSPI\_ON)\_R7FS7 ... AP-S7G2-0A 用 QSPI 対応ピンコンフィグファイル  
G27H3A01CFC.pincfg  
ap\_s7g2\_0a(SDHI\_ON)\_R7FS7 ... AP-S7G2-0A 用 SDHI 対応ピンコンフィグファイル  
G27H3A01CFC.pincfg  
R7FS7G27H3A01CFC.pincfg ... S7G2 CPU 用 デフォルト ピンコンフィグファイル  
※ AP-S7G2-0A 用の設定はしてありません。  
ap\_s7g2\_0a\_sample\_ethernet ... AP-S7G2-0A Ethernet サンプルプログラム  
Debug.jlink デバッグおよびランタイム設定ファイル  
ap\_s7g2\_0a\_sample\_ethernet ... AP-S7G2-0A Ethernet サンプルプログラム  
Debug.launch デバッグおよびランタイム設定ファイル

### <¥sample¥ap\_s7g2\_0a\_sample\_ethernet¥script フォルダ内>

r7fs7g27h3a01cfc.ld ... e2 studio 用 リンカスクリプトファイル

### <¥sample¥ap\_s7g2\_0a\_sample\_ethernet¥src フォルダ内>

hal\_entry.c ... hal\_entry 関数ソースファイル  
ioport\_app.c ... I/O ポート制御ソースファイル  
ioport\_app.h ... I/O ポート制御ヘッダファイル  
telnet\_server\_thread\_entry.c ... Telnet サーバ処理ソースファイル  
common\_app.h ... 共通ヘッダファイル

### 3. サンプルプログラムについて

#### 3.1 動作説明

##### 3.1.1 サンプルプログラム動作説明

サンプルプログラムは、下記の動作を行います。

##### ● ネットワーク通信

AP-S7G2-0A を Telnet サーバとして動作させます。  
 指定した IP アドレスで Telnet クライアントからの接続を待ちます。  
 クライアントとの接続が確立後、クライアントからデータを受信するとエコーバック処理を行います。  
 また、文字「q」を受信すると、クライアントとの接続を切断します。  
 動作確認は、「3.1.2 ネットワーク設定・通信設定」を参考にネットワーク設定を行った上で、ホスト PC 上の Telnet 通信が可能なターミナルソフト（ハイパーターミナルなど）を使用して行ってください。

<AP-S7G2-0A ネットワーク設定（デフォルト）>

IP アドレス	192.168.1.200
サブネットマスク	255.255.255.0
ゲートウェイ	192.168.1.254
MAC アドレス	00-0C-7B-49-XX-XX
	※ XX-XX の値は製品ごとに異なります。 ※ この値は本製品背面に添付された製品番号シールに 印字されているほか、 出荷時に EEPROM の先頭 6byte に保存されています。

##### ● LED

LED はネットワーク通信の動作に応じて点灯・消灯します。

（電源投入	…	LD1：消灯	LD2：消灯
Telnet サーバ処理開始	…	LD1：点灯	LD2：消灯
- Telnet サーバ処理開始失敗	…	LD1：消灯	LD2：消灯
クライアント-Telnet サーバ接続	…	LD1：点灯	LD2：点灯
クライアント-Telnet サーバ切断	…	LD1：点灯	LD2：消灯

本サンプルプログラムは、ルネサス エレクトロニクス株式会社が公開するアプリケーションプログラム「NetX™ Telnet Server Module Guide - Application Project」を AP-S7G2-0A 用に移植したものです（「1.3 本サンプルプログラムについて」参照）。

サンプルプログラムの詳細は「NetX™ Telnet Server Module Guide - Application Project」のドキュメントをご確認ください。

また、サンプルプログラムの設定を変更する場合は、e2 studio 上で「Synergy Configuration」を開き、各種設定を変更してください。

「Synergy Configuration」の使用方法については、アプリケーションノート「AN1826 Renesas Synergy™ 開発チュートリアル」をご参照ください。

### 3.1.2 ネットワーク設定・通信設定

本サンプルプログラムを動作させる場合は、ネットワーク設定・通信設定を行う必要があります。

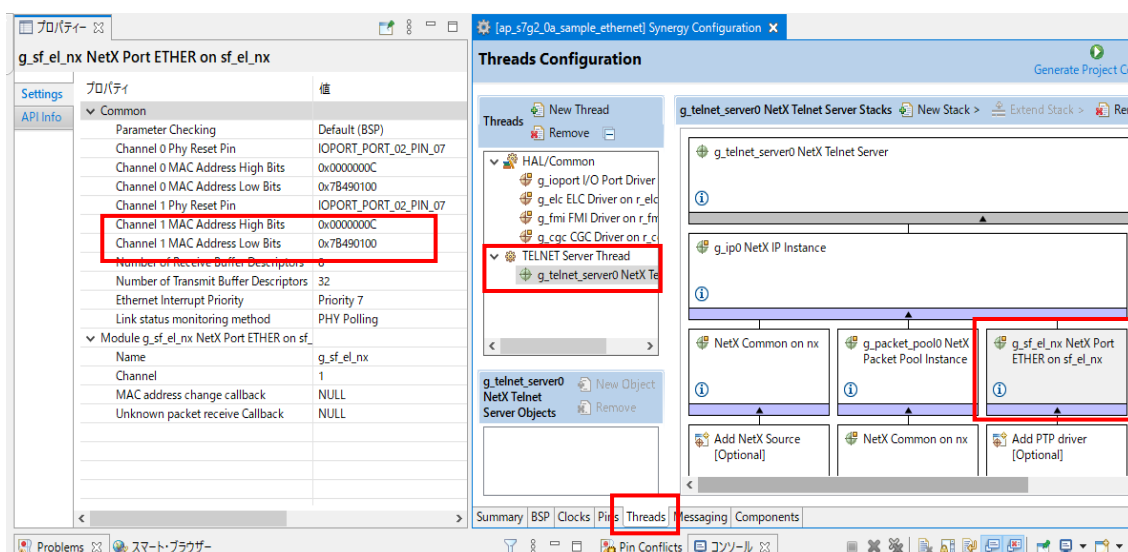
- プロジェクトの設定

CPU ボードごとに割り振られた MAC アドレスを設定する必要があります。

プロジェクトのビルド前に、以下の設定を行ってください。

- ① e2 studio の [プロジェクト・エクスプローラー] から、 [configuration.xml] を開きます。  
(EWSYN を使用する場合は、メニューの [Renesas Synergy] から [コンフィギュレータ] を起動します。)
- ② [Threads] タブを開き、Threads [TELNET Server Thread] を選択します。
- ③ [g\_sf\_el\_nx NetX Port ETHER on sf\_el\_nx] の [プロパティ] を開き、以下のように設定します。

Channel 1 MAC Address High Bits	0x0000000C	… 上位 2Byte (00-0C-) を設定
Channel 1 MAC Address Low Bits	0x7B49XXXX	… 下位 4Byte (-7B-49-XX-XX) を設定



- ホスト PC の設定・推奨環境

CPU ボードの設定に合わせるため、ホスト PC のネットワーク設定を下記の内容に変更してください。

IP アドレス	192.168.1.201
サブネットマスク	255.255.255.0
ゲートウェイ	192.168.1.254

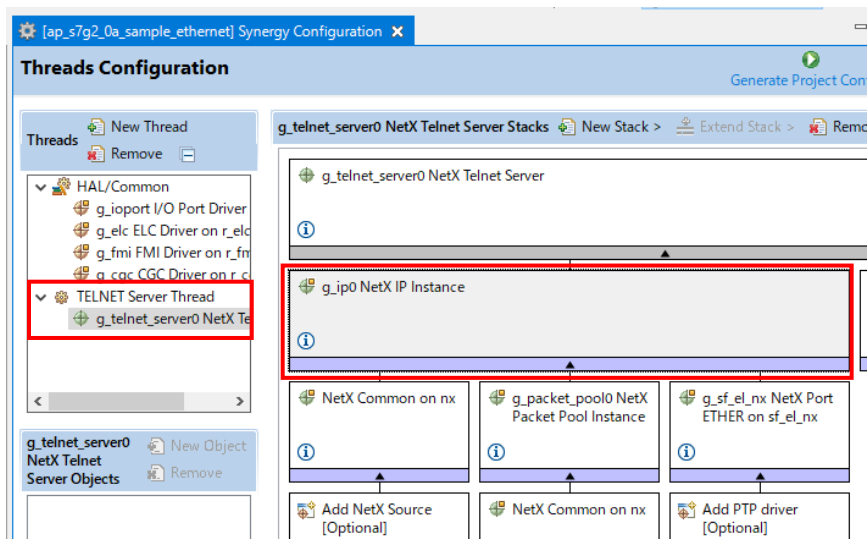
本サンプルプログラムに実装されたネットワーク通信の確認に必要な推奨環境は以下の通りです。

ホスト PC	PC/AT 互換機
OS	Windows 10/11
LAN ポート	10/100Base-TX 以上対応の LAN ポート
LAN ケーブル	LAN クロスケーブル



サンプルプログラムで設定している IP アドレス、サブネットマスクなどを変更する場合は、Synergy コンフィギュレータの以下の箇所を変更します。

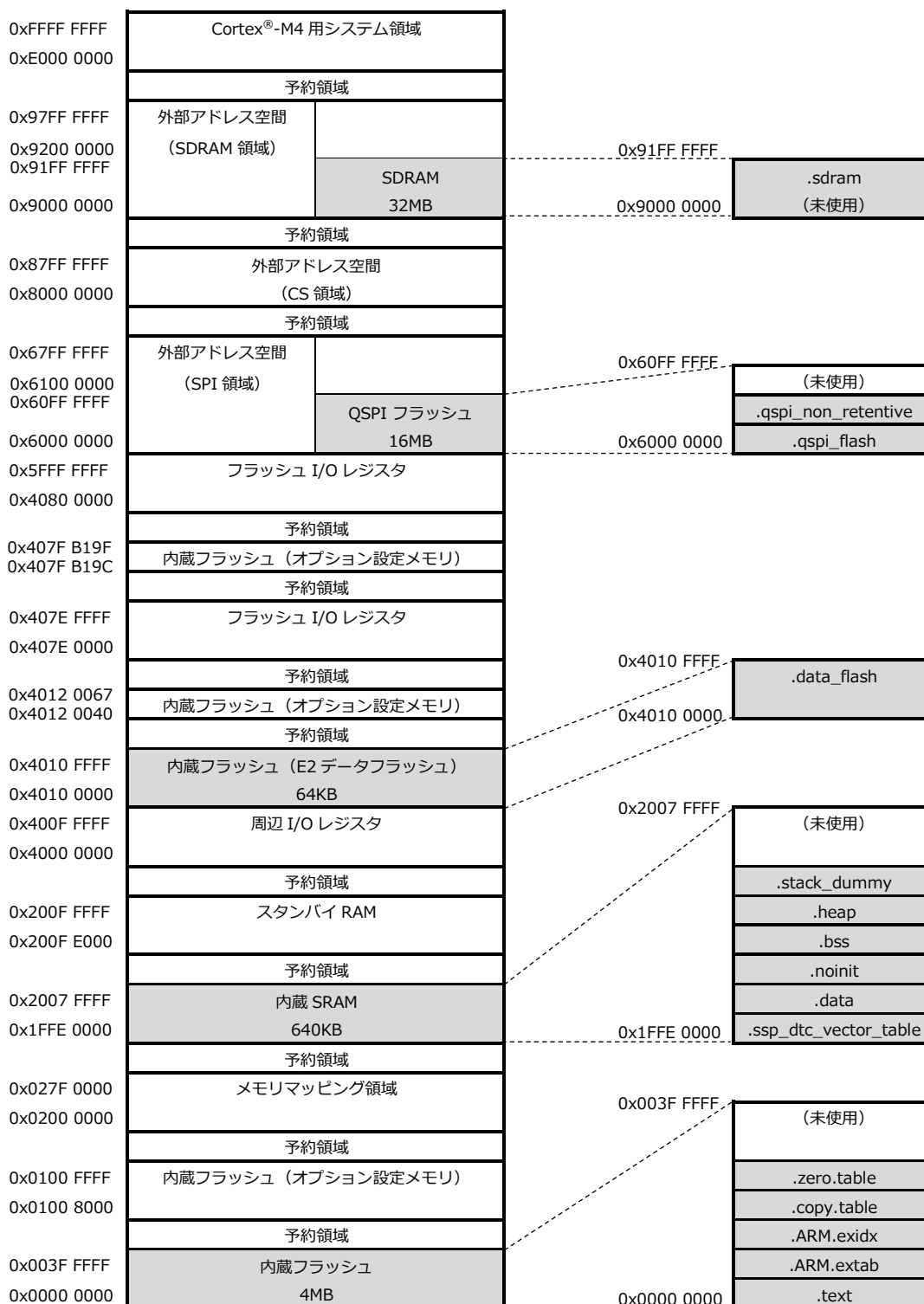
- ① e2 studio の [プロジェクト・エクスプローラー] から、 [configuration.xml] を開きます。
- ② [Threads] タブを開き、Threads [TELNET Server Thread] を選択します。
- ③ [g\_ip0 Net IP Instance] の [プロパティ] を開き、IP アドレス、サブネットマスク、ゲートウェイなどの設定を行います。



プロパティ	値	備考
▼Module g_ip0 NetX IP Instance		
Name	g_ip0	
IPv4 Address	192,168,1,200	IP アドレス
Subnet Mask	255,255,255,0	サブネットマスク
Default Gateway Address	192,168,1,254	ゲートウェイ
IP Helper Thread Stack Size (bytes)	2048	
IP Helper Thread Priority	3	
...		

### 3.2 メモリマップ

e2 studio のプロジェクトのメモリマップを以下に示します。



### 3.3 e2 studio を用いたプロジェクトのビルド・デバッグ

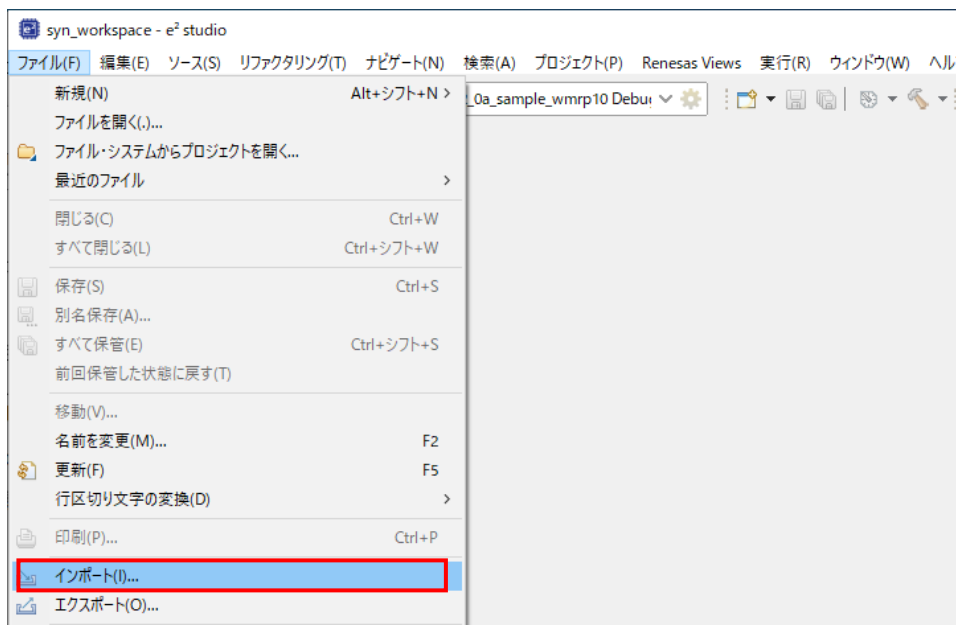
サンプルプログラムを CPU ボード上で実行するためには、e2 studio 上に一度サンプルプログラムをインポートし、ビルドを行う必要があります。

e2 studio 上へのサンプルプログラムのインポート方法、サンプルプログラムのビルド・デバッグ方法については本節で説明します。

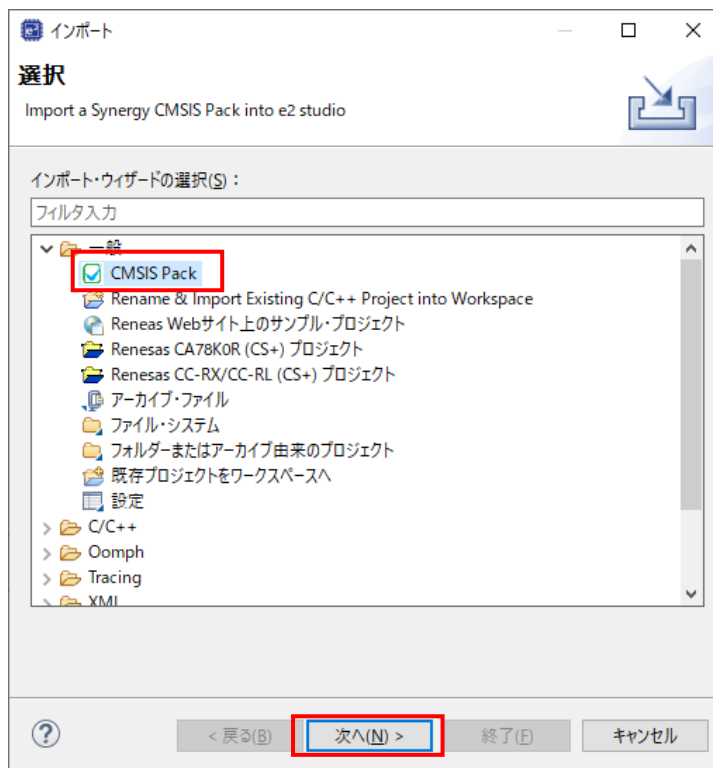
(下記で表示される図は「ap\_s7g2\_0a\_sample\_can」をデバッグ・ビルドする際の例として表示しています。プロジェクト名等は、ビルド・デバッグを行うサンプルプログラムにより変化します。)

#### 3.3.1 インポート方法

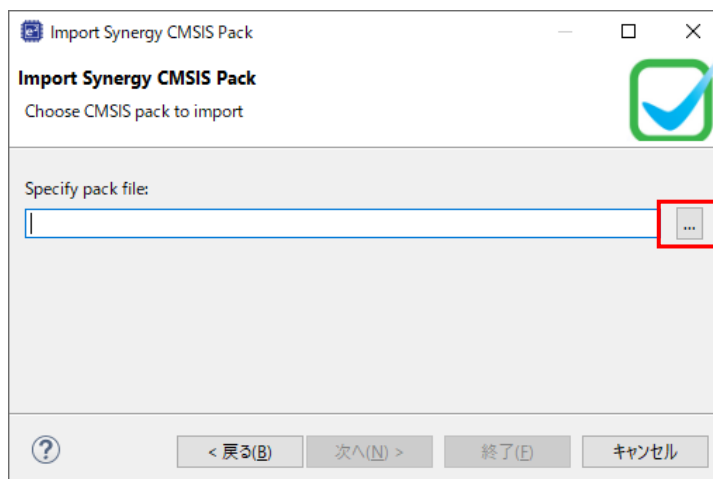
- ① e2 studio を起動し、ツールバーの [ファイル] → [インポート] を選択します。



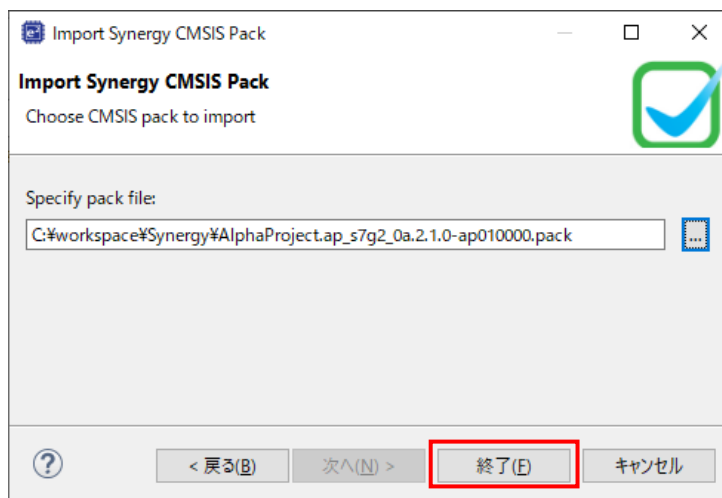
- ② [CMSIS Pack] を選択し [次へ] を選択し、pack ファイル「AlphaProject.ap\_s7g2\_0a.2.1.0-ap010000.pack」をインポートします。  
すでに開発環境に pack ファイルをインポート済みである場合は、⑤へお進みください。



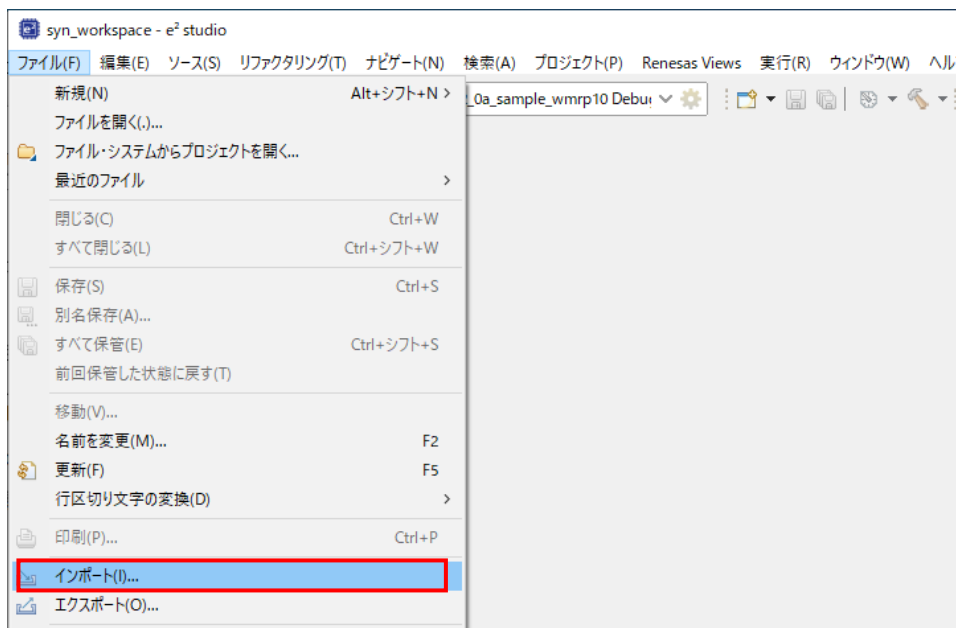
- ③ [Import Synergy CMSIS Pack ウィンドウ] が表示されましたら、インポートする pack ファイル「sample¥ CustomBSP¥ AlphaProject.ap\_s7g2\_0a.2.1.0-ap010000.pack」を選択してください。



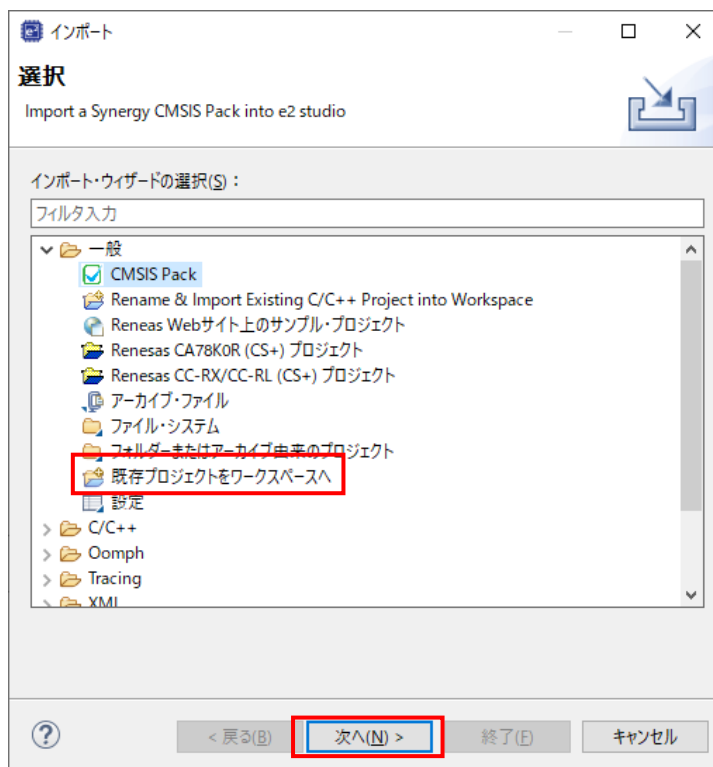
- ④ 「終了」を選択してください。



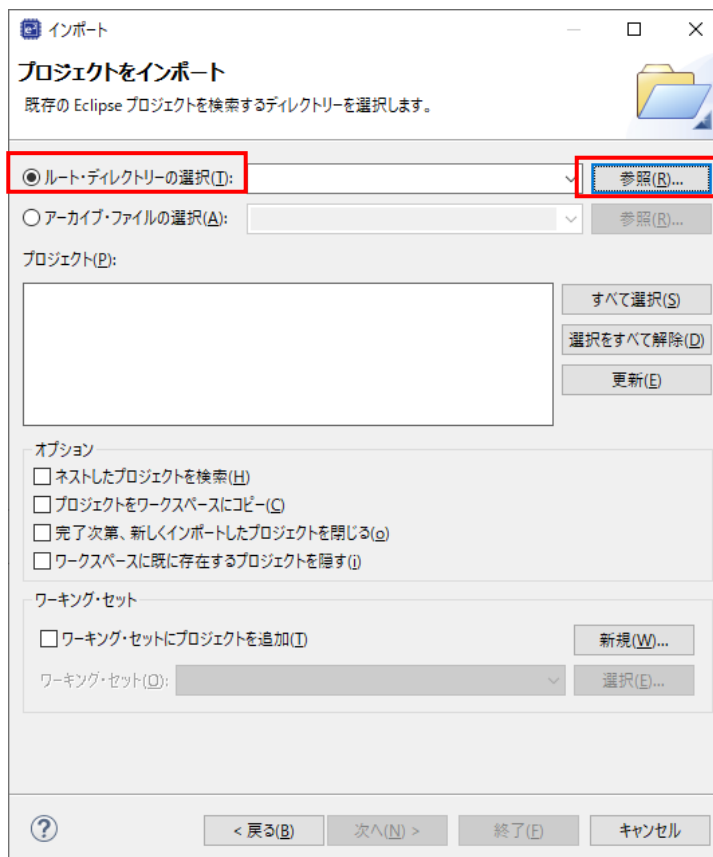
- ⑤ もう一度ツールバーの「ファイル」→「インポート」を選択します。



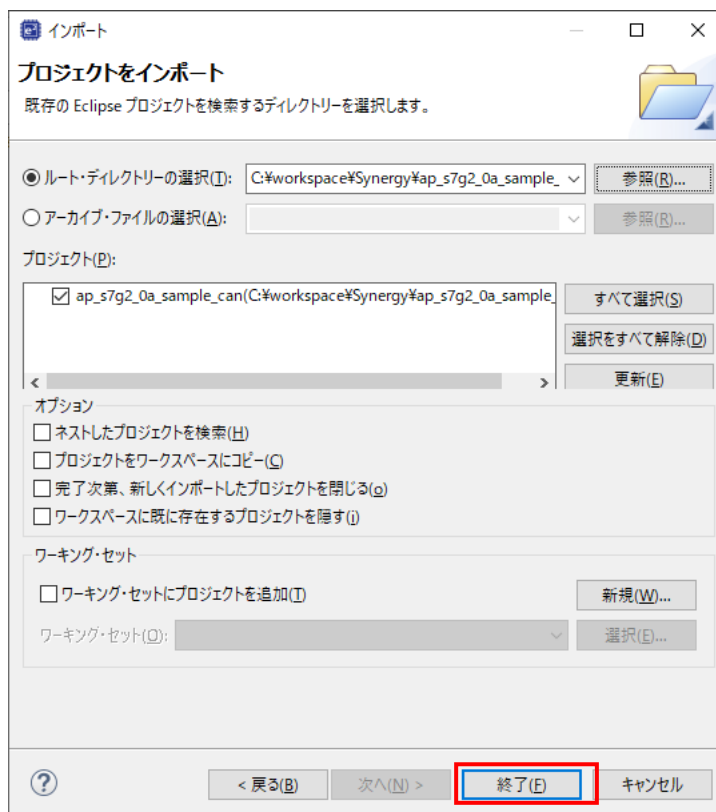
- ⑥ 「既存のプロジェクトをワークスペースへ」を選択し「次へ」を選択します。



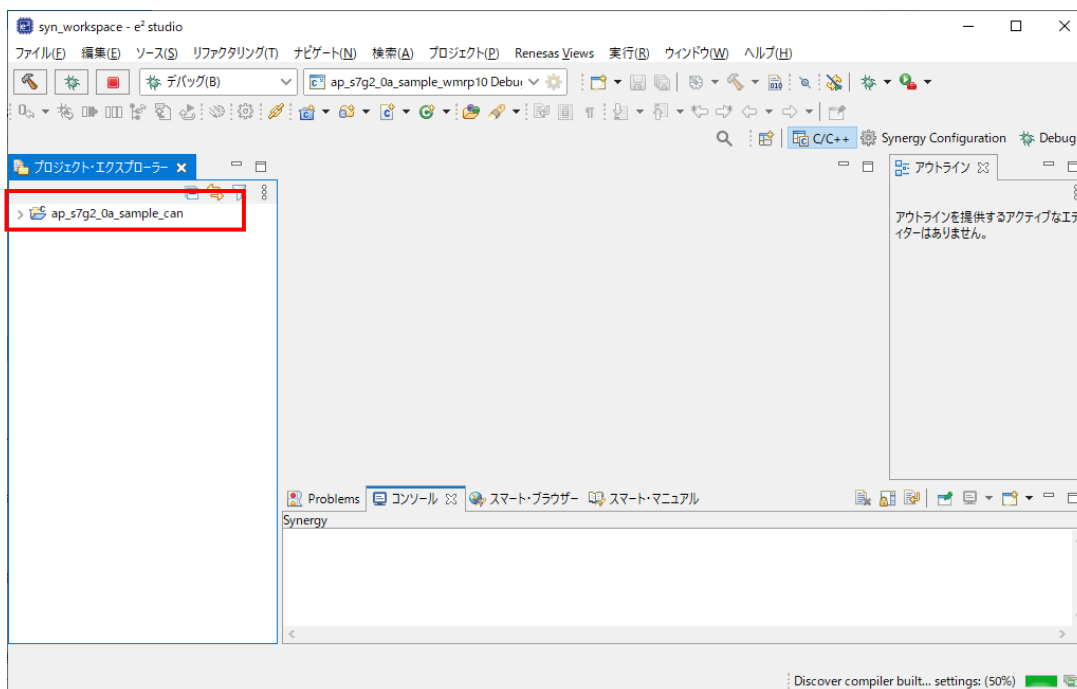
- ⑦ 「ルート・ディレクトリーの選択」を選択し、「参照」からサンプルプログラムのフォルダを選択します。



- ⑧ [終了] を選択します。



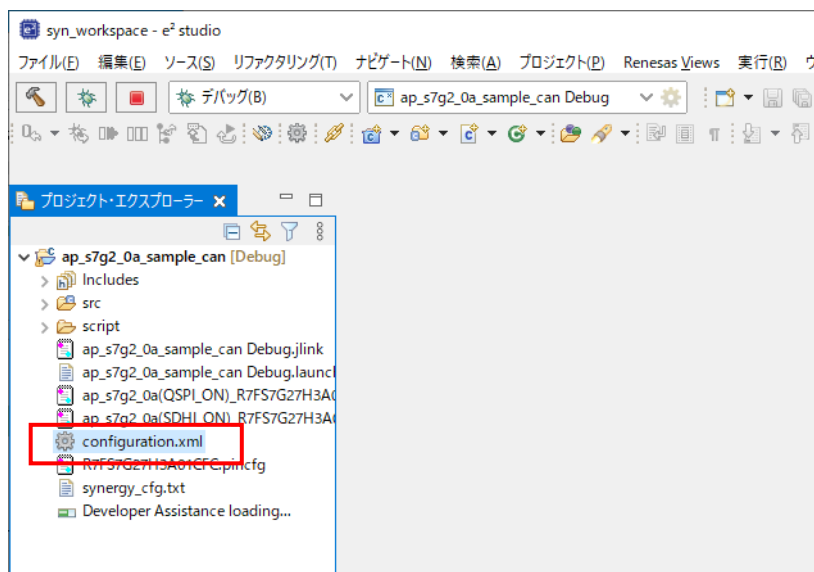
- ⑨ ナビゲーションウィンドウにサンプルプログラムのプロジェクトが追加されていることを確認します。



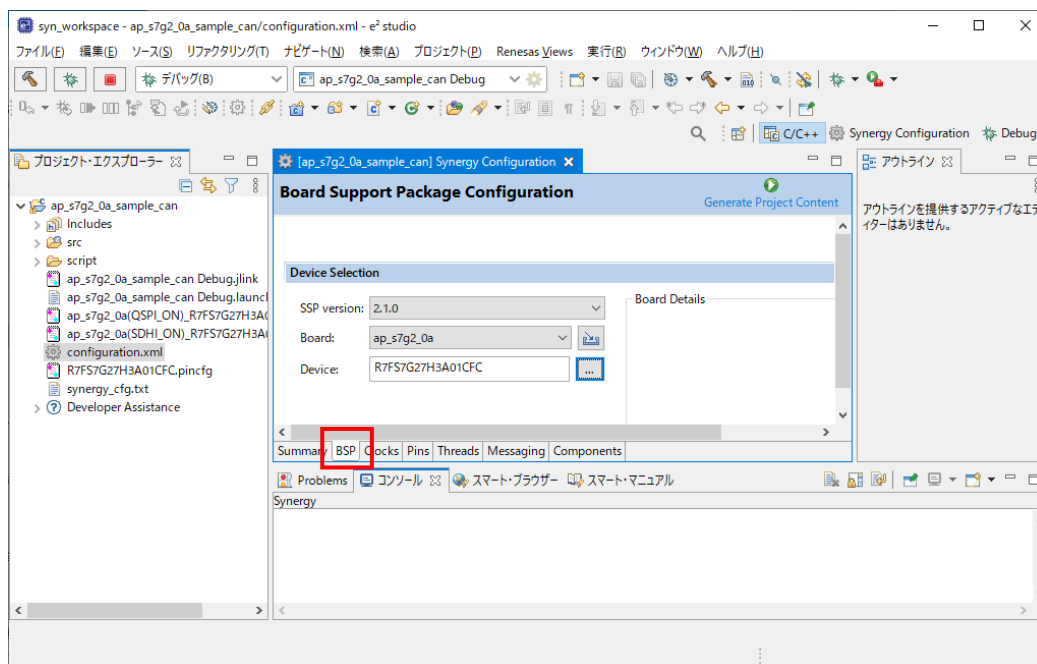
以上でプロジェクトのインポートは完了です。

### 3.3.2 ビルド方法

- ① プロジェクトのコンフィギュレータファイルを開きます。

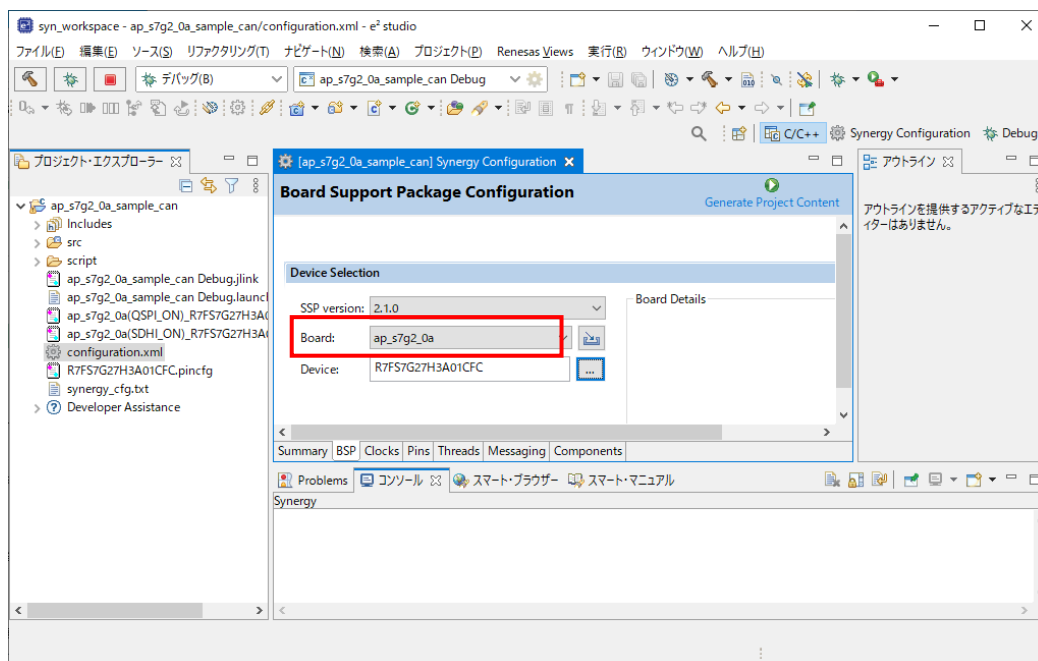


- ② [BSP] タブを開きます。

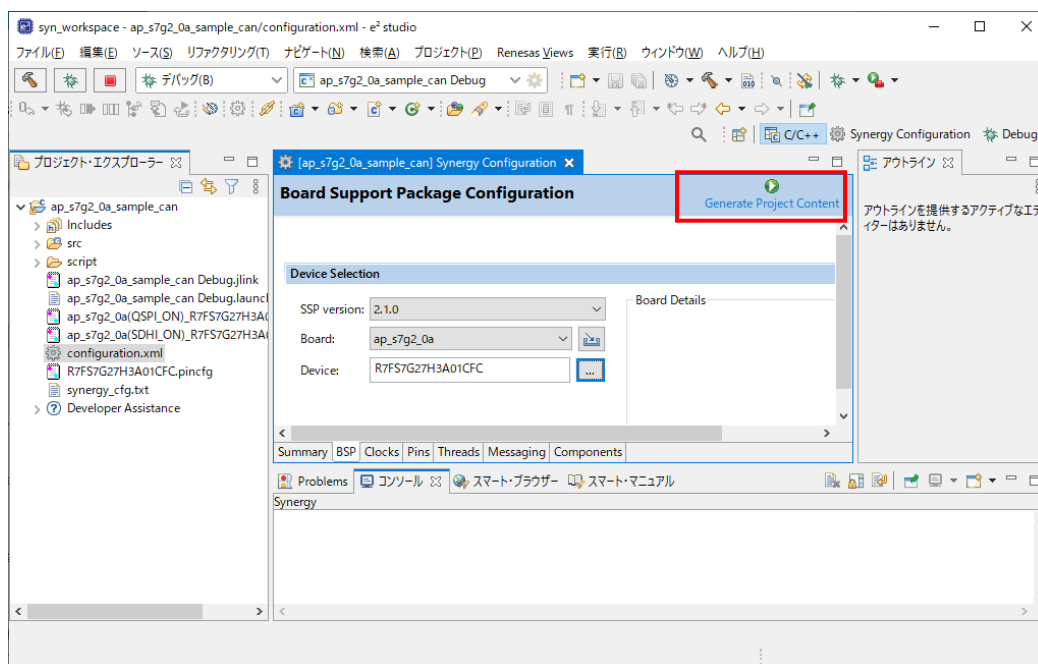




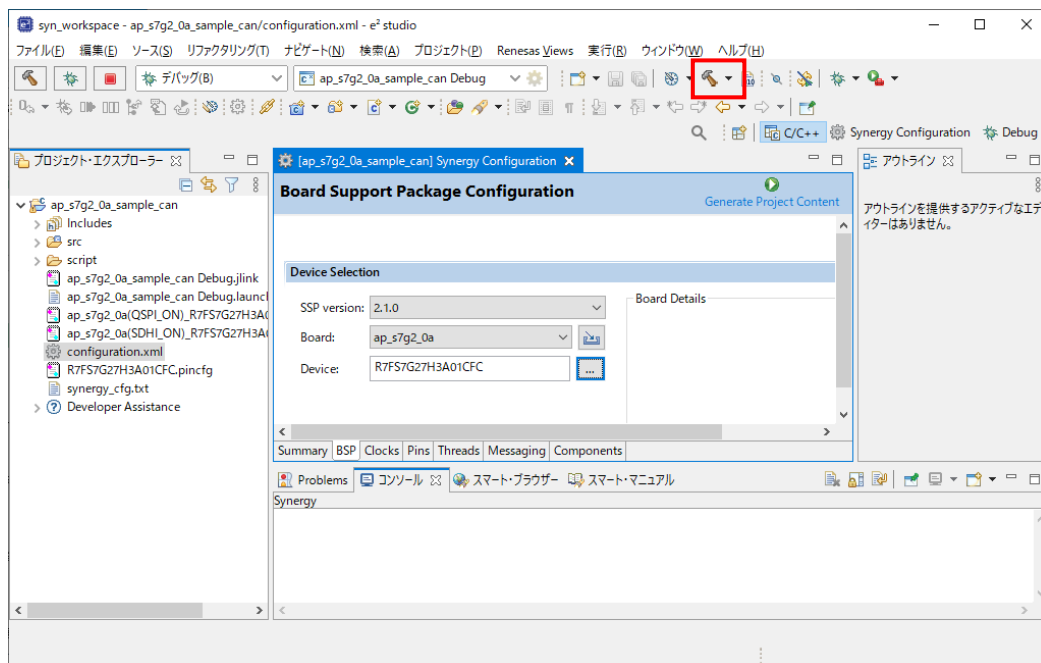
- ③ [BSP]タブで [Board] が「ap\_s7g2\_0a」であることを確認します。



- ④ [Generate Project Content] をクリックし、自動作成ファイルを出力して設定をプロジェクトに適用します。



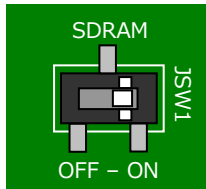
- ⑤ ツールバーからビルドアイコンを選択します。  
ビルドが成功すると、¥Debug フォルダにオブジェクトファイルが生成されます。



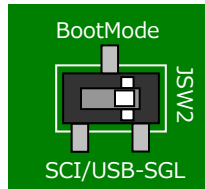
e2 studio の詳細な使用方法に関しては、e2 studio のマニュアルを参照してください。

### 3.3.3 デバッグ方法

- ① 「3.3.2 ビルド方法」を参考に、プロジェクトをビルドしてください。
- ② ボード上のディップスイッチを以下のように設定してください。

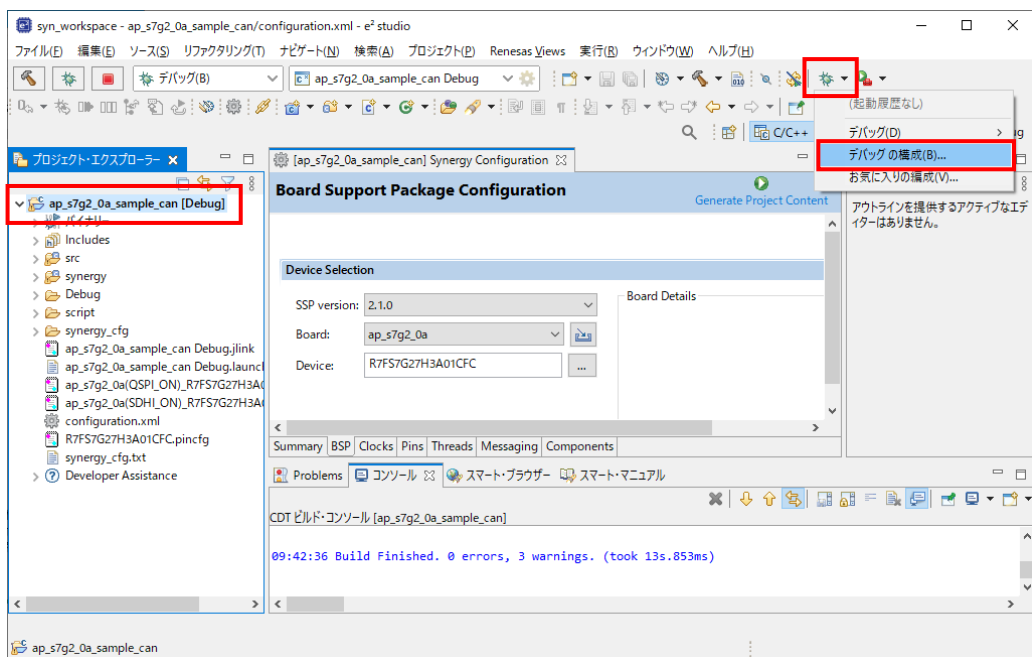


JSW1 : ON  
ボード上の SDRAM を使用する



JSW2 : SGL  
シングルチップモード

- ③ ボードに電源を投入してください。
- ④ プロジェクトを選択し、メニューバーから [デバッグの構成] を開きます。

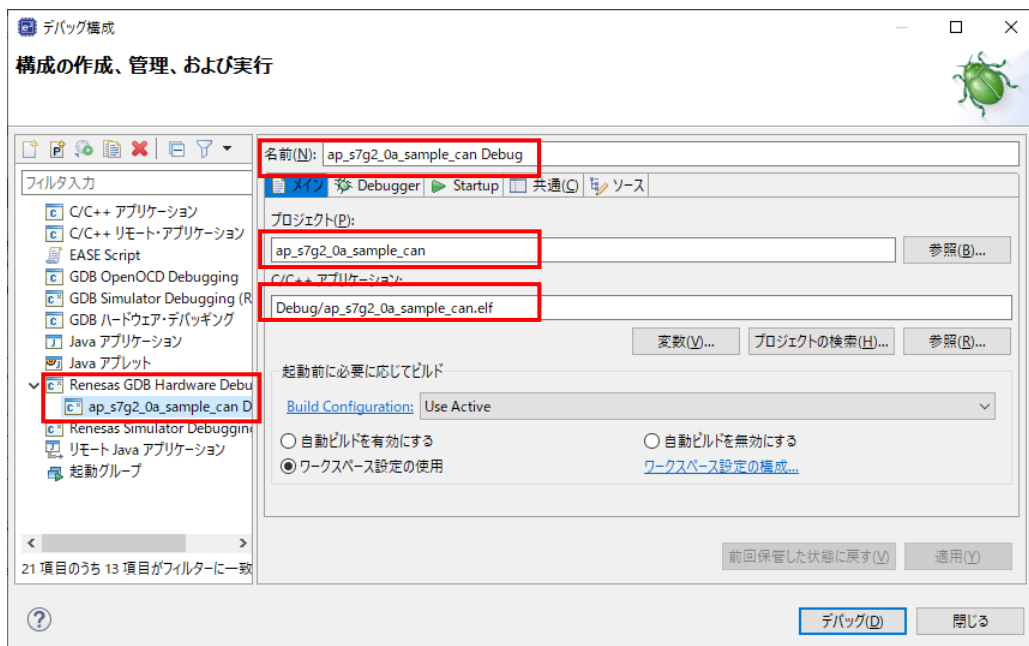


⑤ [Renesas GDB Hardware Debug] の [ap\_s7g2\_0a\_XXXX Debug]を選択し、下記の内容になっていることを確認してください。

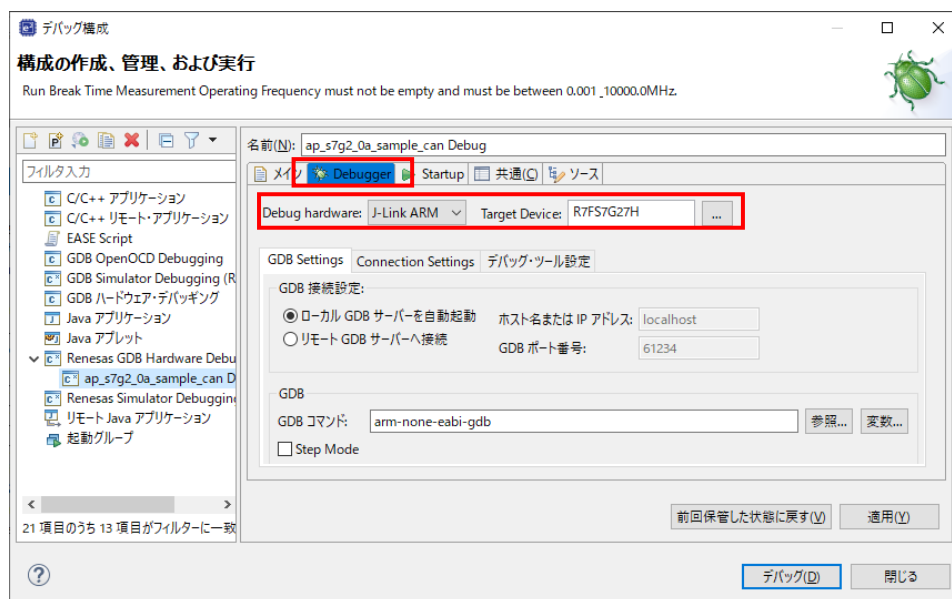
- [名前] : ap\_s7g2\_0a\_XXXX Debug
- [プロジェクト] : ap\_s7g2\_0a\_XXXX
- [C/C++アプリケーション] : Debug¥ ap\_s7g2\_0a\_XXXX.elf

※.XXXXの個所は、デバッグ対象のサンプルプログラムにより名称が異なります。

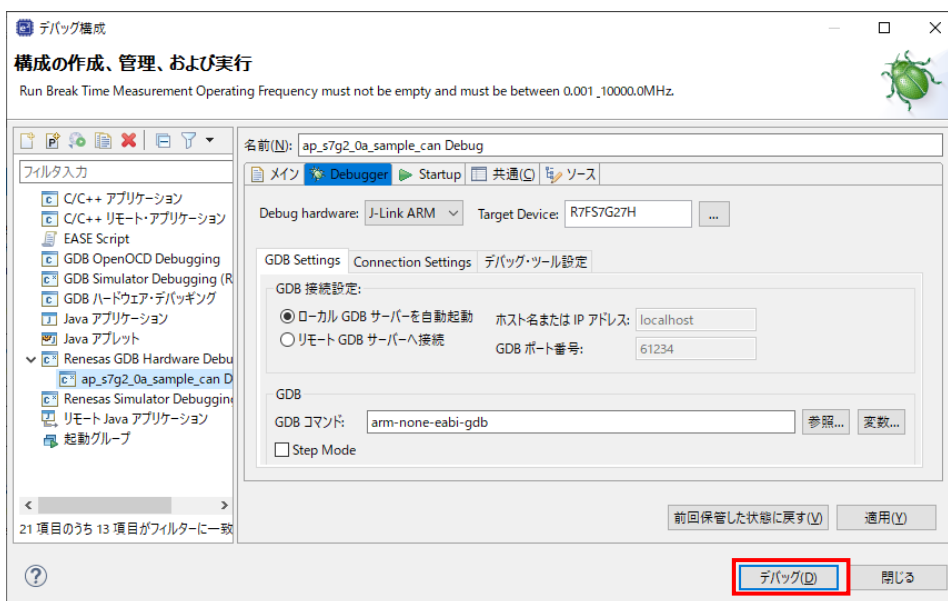
「2.2 フォルダ構成」を参考に、デバッグ対象のサンプルプログラムに合わせたファイルを選択してください。



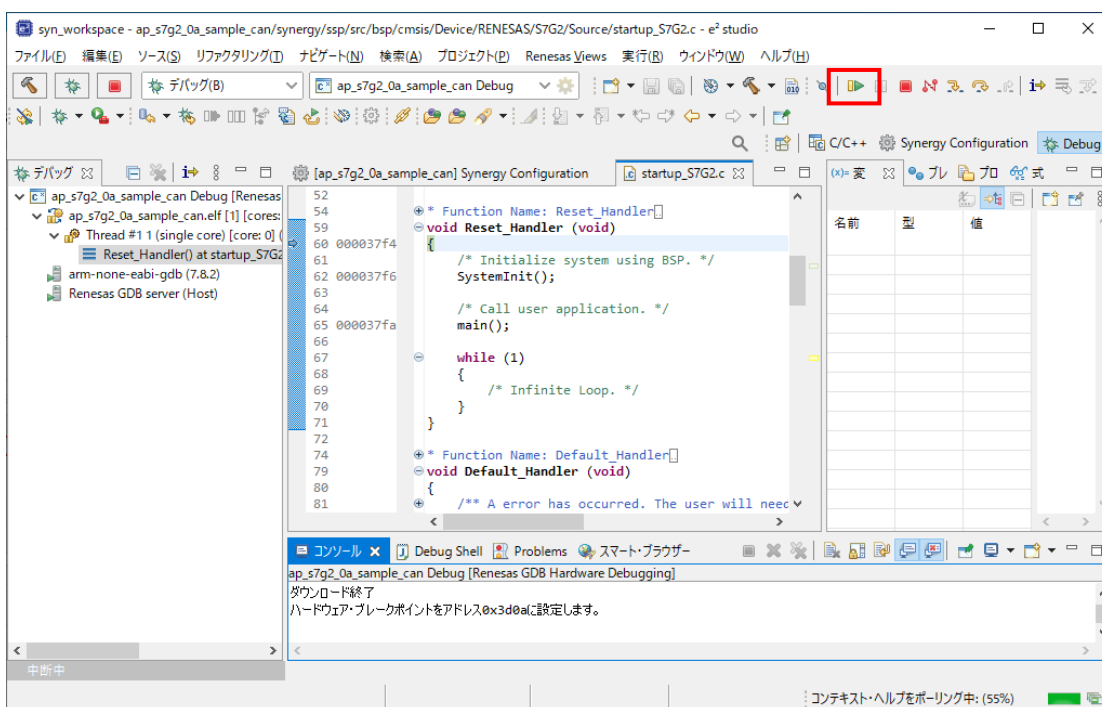
⑥ [Debugger] タブを選択し、[Debug hardware] が [J-Link ARM]、[Target Device] が「R7FS7G27H」に設定されていることを確認してください。



- ⑦ [デバッグ] を選択します。



- ⑧ ボードとの接続が完了したらプログラムを実行し、サンプルプログラムを動作させてください。



- ⑨ プログラムの動作が確認できましたら、CPU ボードへのプログラムのダウンロードも完了しています。以降、電源投入によりダウンロードされたプログラムの動作が開始されます。

## ご注意

- ・本文書の著作権は株式会社アルファプロジェクトが保有します。
- ・本文書の内容を無断で転載することは一切禁止します。
- ・本文書に記載されているサンプルプログラムの著作権は株式会社アルファプロジェクトが保有します。
- ・本サンプルプログラムで使用されているミドルウェアおよびドライバの著作権はルネサス エレクトロニクス株式会社が保有します。
- ・本文書に記載されている内容およびサンプルプログラムについてのサポートは一切受け付けておりません。
- ・本文書の内容およびサンプルプログラムに基づき、アプリケーションを運用した結果、万一損害が発生しても、弊社では一切責任を負いませんのでご了承ください。
- ・本文書の内容については、万全を期して作成いたしましたが、万一ご不審な点、誤りなどお気付きの点がありましたら弊社までご連絡ください。
- ・本文書の内容は、将来予告なしに変更されることがあります。

## 商標について

- ・Renesas Synergy™および S7G2 は、ルネサス エレクトロニクス株式会社の登録商標、商標または商品名称です。
- ・e2 studio は、ルネサス エレクトロニクス株式会社の登録商標、商標または商品名称です。
- ・Synergy Software Package は、ルネサス エレクトロニクス株式会社の登録商標、商標または商品名称です。
- ・Windows®の正式名称は Microsoft®Windows®Operating System です。
- ・Microsoft、Windows は、米国 Microsoft Corporation.の米国およびその他の国における商標または登録商標です。
- ・Windows®10、Windows®11 は、米国 Microsoft Corporation.の商品名称です。  
本文書では下記のように省略して記載している場合がございます。ご了承ください。  
Windows®10 は Windows 10 もしくは Win10  
Windows®11 は Windows 11 もしくは Win11
- ・その他の会社名、製品名は、各社の登録商標または商標です。



株式会社アルファプロジェクト  
〒431-3114  
静岡県浜松市中央区積志町 834  
<https://www.apnet.co.jp>  
E-Mail: [query@apnet.co.jp](mailto:query@apnet.co.jp)