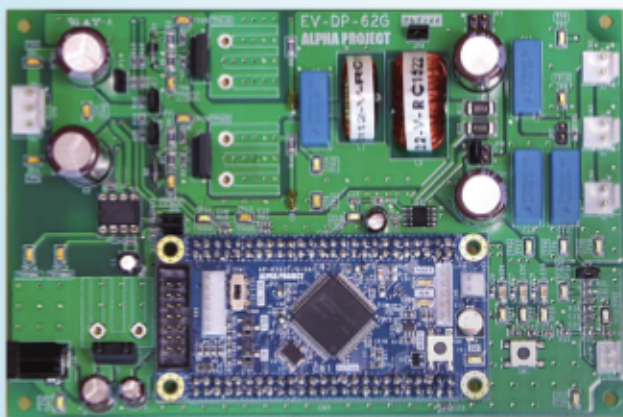


EV-DP-62G

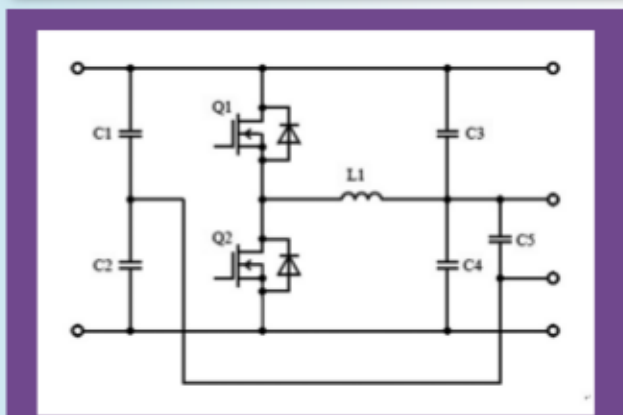
デジタル電源制御プログラムの習得

マイコンを使ったデジタル電源の設計・制御方法を習得することを目的とした演習ボード



- AP-RX62G-0A / AP-RX62T-0A対応
- 本ボードで各種コンバータの実験が可能
降圧コンバータ / 昇圧コンバータ / 昇降圧コンバータ
- 同期整流コンバータと
非同期整流コンバータに切り換えが可能

機能	仕様
CPU	RX62G R5F562GAADFP 96MHz
メモリ	内蔵ROM 256KByte, 内蔵RAM 16KByte
タイマ	マルチファンクションタイマパルスユニット3 16bit8chなど 高分解能 PWM 出力(最大 3.255psec PCLK48MHz)
CAN	1チャンネル
A/D変換器	分解能 10/12bit 12/8チャンネル
電源電圧	DC4.4~5.5V
寸法	80×40mm
動作環境	-10~60℃

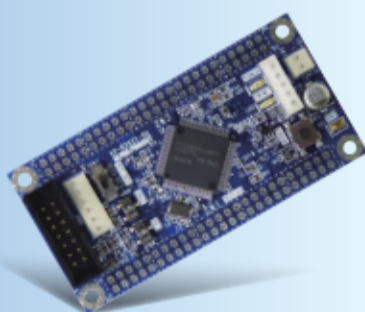


基本回路構成

この回路ではトランジスタを2個使用した同期整流コンバータを形成しています。

この回路では降圧コンバータ、昇圧コンバータ、昇降圧コンバータの実験ができます。

RX62G CPUボード [AP-RX62G-0A]



試作・機器組込用途に最適な、RX62Gを搭載した高性能・低消費電力CPUボードです。

RX62Gは、高分解能を実現したPWM出力機能を搭載したシリーズで、高精度の電源制御を実現できるため、インバータやコンバータ制御に適しています。

また、高性能、低消費電力動作の両立により、機器の省電力化を実現できます。